組込みマルチコアサミット2023

マルチコア技術の普及に向けた取り組み

組込みマルチコアコンソーシアム マルチコア適用委員会

はじめに



■本講演の目的

EMCでは、「マルチコア技術普及」に向けた活動を行っています。

この活動の中で、有益な情報となる各種コンテンツを生み出し、EMCホームページやSNS上で、 公開しています。

本日の講演で、「マルチコア技術普及」の活動内容と、その活動から生まれたコンテンツをご理解頂き、マルチコアの技術理解向上や、開発でご活用頂きたいと考えています。

■本日の講演で紹介する範囲

・マルチコア適用委員会(WG3)の活動を中心に紹介します。





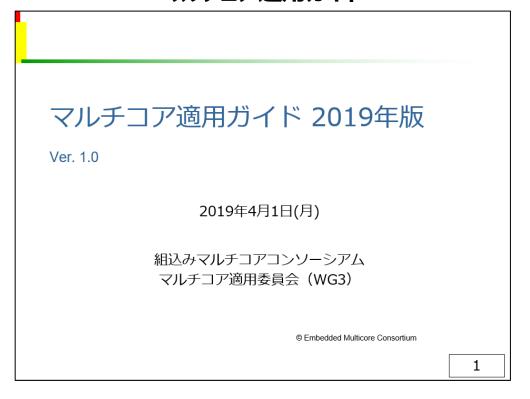
マルチコア適用委員会 (WG3) FY16-FY19の活動



WG3のこれまでの活動(FY16~FY19)

- ■WG3は、FY16から始動
- ■マルチコア技術普及に向けた各マテリアルを作成し、公開

マルチコア適用ガイド



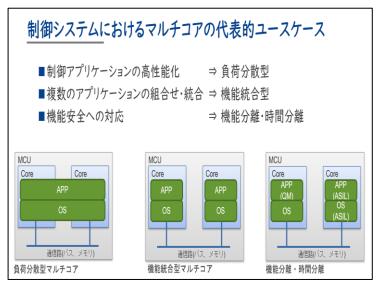
マルチコアに関する海外調査



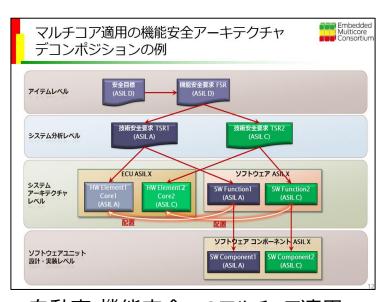
マルチコア適用ガイドの紹介

■マルチコア知見者が作成した4つのマテリアル

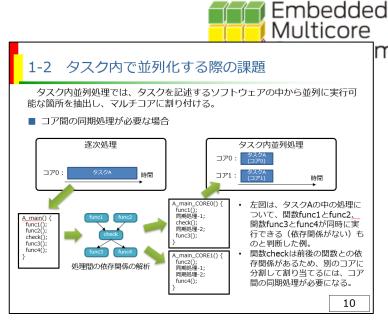
- ① マルチコア適用ガイド
- ② 制御系マルチコア・ハードウェアの特徴とユースケース
- ③ 自動車 機能安全へのマルチコア適用
- ④ 並列処理ソフトウェアの課題と対策技術
- 最新版では、4つパワーポイントデータを1つに集約し、 EMCホームページ上で公開(HTML化/PDF化)



制御系マルチコア・ハードウェアの 特徴とユースケースから抜粋



自動車 機能安全へのマルチコア適用 から抜粋



マルチコア適用ガイドから抜粋

並列プログラムの課題

- ■挙動理解の困難性
- 非決定性
 - ・並列プログラムの挙動には「非決定性」を含む場合がある。非決定性を持つプログラムでは、状態遷移の分岐が排他的でない
 - . →テストプログラムや不具合事象の再現性が悪く、デバッグしにくい。
- 複雑性
 - ・並列に動作する別別のスレッドが別々の状態遷移を持つ ため、システムの状態はその組み合わせになり、複雑で 、膨大な振る舞い空間をもつ。
 - →システム挙動の網羅的な検証が困難
- ■計算資源の有効利用
- ソフトウェアの並列動作可能な計算資源へのマッピング

並列処理ソフトウェアの課題と対策技術 から抜粋





- ■世界最大の組込み技術展に参加し、マルチコアの海外動向を調査
 - Embedded World 2019 (ニュルンベルク / ドイツ) へ出張
 - ▶ 会場で各ベンダーへのヒアリング
 - ▶ 併設開催されたカンファレンス(マルチコア関連)に参加
- 活動報告書をEMCメンバーへ共有
 - ・ 本資料は一般非公開となります。

マルチコア関連企業との意見交換



◆ 企業訪問の目的

1000社を超える出展企業の中から、マルチコア関連技術・製品を扱っている企業を事前に選定し、キーパーソンとのミーティングを計画的に実施することで、限られた時間の中で、最大限の情報を収集する。

※訪問企業14社とのミーティング実績

※ Green Hills Software (GHS)は帰国後の3月5日17:30~18:30にガイオオフィス にて打ち合わせ実施

時間	2月26日(火)/EW1日目	2月27日(水)/EW2日目	2月28日(木)/EW3日目
10:00		ARM IP ライセンスビジネス型の企業	AbsInt ソフトウェア評価ツールベンダー
11:00	TASKING BV デバッグツールベンダ(dSPACEのパートナー)		emmtrix 並列化ソフト評価ツールベンダー
12:00			
	eSOL		
13:00	RTOS,ツール,エンジニアリング	Automotive Grade Linux (AGL) LINUX標準化団体	Hightec: Harm-Andre VERHOEF マルチコア向けOS開発、ツールベンダー
14:00	<mark>Gliwa</mark> マルチコア対応ツール	KRONO-SAFE マルチコア向け評価ツールベンダ	Vector ソフト開発ツールベンダー
15:00		<mark>elektrobit</mark> Continental傘下のソフトウェアベンダー	ANSYS 解析ツールベンダー
16:00	Technical University Darmstadt 大学,マルチコアアプリのアーキ、フレームワーク	<mark>Silexica</mark> マルチコア向けソフト開発ツールベンダー	
17:00			

マルチコアに関連するカンファレンス(抜粋)

セッション	タイトル	発表企業			
S1.1 Internet of Things	How to Migrate Intelligence from the Cloud to Embedded Devices at the Edge	Arm			
S10.2 SoC_EDA	An Open Source Framework for Rapid Application Development for Complex SoCs	Microchip Technology			
S10.2 SoC_EDA	Shift Left for Software Development Using Virtual Platform Emulation Hybrids	Cadence Design Systems			
S3.1 OS Basics	Introduction to OpenAMP (An Open Source Standard and API for Asymmetric Multiprocessing Systems)	Mentor a Siemens Business			
S3.4 Virtualization	Virtualization impact on the performance in embedded systems	Green Hills Software Sweden			
S4.2 Functional Safety	Safety Critical RTOS	WITTENSTEIN			
S4.3 Security Architectures Hacking	Sidestepping Side Channel Attacks through Separation & Virtualization	Lynx Software Technologies			
S6.3 Software Engineering Design Modeling	Software Quality, Systemic Failure and Dual Modular Redundancy	LDRA			
S6.8 Software Engineering Software Debugging	Connectivity, Complexity and the Role of Enhanced Debugging	RMIT University Clarinox Technologies			



マルチコア適用委員会 (WG3) FY20-FY21の活動



<u>WG3のこれまでの活動(FY20/FY21)</u>

- 新型コロナウイルス感染症の拡大に伴い、SNSを活用した情報発信に転換
- ■マルチコア技術普及の裾野を広げるために、初級者向けの情報発信を展開

シングルコアからマルチコアソフトへ移管する初心者体験記ブログの発信

マルチコアソフト開発実践編

~初心者がマルチコアソフト開発を成功させるポイント~

マルチコア初心者がシングルコアソフトからマルチコア化を実践したエンジニア体験記の発表。 マルチコア化作業における試行錯誤を通じて、初心者が陥るポイントを初心者の目線で説明。 これから、マルチコアソフトを開発する初心者の方にわかりやすく、 マルチコアの難しさや成功のポイントを解説 する。



浅野 昌尚 氏

ガイオ・テクノロジー株式会社 サービス&ツール事業本部 開発2部 エンジニア

1980年代から30年以上にわたり汎用構造のCコンパイラ開発に従事し、その間に8ビットマイコンから RISC・VLIW・画像処理プロセッサまで、さまざまなCPU向けのクロスCコンパイラを開発。コンパイラの生成 コードに関する知識をベースに、ソフトウェアテストに関する講演なども行う。 現在、初めてのマルチコアプログラミングに挑戦中。



- FY20は、設計/プログラミングに関する体験記
- FY21は、テスト/デバッグに関する体験記

FY20 (設計/プログラミング)

はじめての並列化

- 1. OpenMPによるデータ並列化
- 2. 並列リソースの競合
- 3. リソース競合の回避策
- 4. データ並列処理は結果が異なる
- 5. 2つ目はジョブ(タスク)並列化
- 6. ジョブ(タスク)並列化の高速化
- 7. 3つ目はパイプライン並列化
- 8. 最初のパイプライン並列化はとても遅かった
- 9. パイプライン並列の高速化
- 10. プロファイル情報とまとめ



FY21 (テスト/不具合対策)

並列処理の不具合と対策

- 1. 並列処理のリソース競合
- 2. 終わらない原因
- 3. デッドロック(deadlock)
- 4. ライブロック(livelock)
- 5. ライブロックはなぜ難しい
- 6. デバッグツールが使えない時
- 7. 並列処理に関するトラブル集
- 8. 並列処理問題をソースから見つけるためのヒント

体験記ブログ (設計/プログラミング)



■ シングルコアソフトを並列化ソフトに変換

並列化手法

- ① データ分割並列化
- ② ジョブ (タスク) 並列化
- ③ パイプライン並列化



3つ手法を用いた試行錯誤 (各試行錯誤の内容をブログで展開)



3つの並列化手法を用いた結果(右のスライド)

<u>ご興味を持たれた方は、</u> EMCホームページでご参照ください。

測定結果(まとめ)

並列分類	スレッド構成等	補足情報 (job/queueのデータ数)	処理速度
次 h nn TH			50.07
逐次処理	マクロ化		21.38
データ分割並列化	8		15.27
(OpenMP)	8+マクロ化		5.97
ジョブ(タスク)	8	256	15.95
並列化	8+マクロ化	256	5.83
.01-0-12	4×1	4096	52.43
パイプライン 並列化	4×2	4096	41.08
ME 7010	4×2+マクロ化	4096	31.89

- OpenMPは並列化が容易 (ソース変更が少ない)
- ジョブ(タスク)並列化でも同等の性能が出せる
- パイプライン並列化は未知
 - 更に改善する可能性はありそうだが、そのための情報を揃えるのが難しい。
- 並列処理改善のためのツールは不十分(欲しいツール)
- 並列化のための計測ツール
- 競合変数に関する情報提供ツール
- ・ スレッドライブラリの補助ツール(使用ミスの警告等)
- 改善提案情報を提供するツール





- ■「設計/プログラミング」編で発生した不具合とその対策
 - ・ 不具合単位でブログ展開
- 並列処理動作の問題は動的タイミングで発生(再現困難)

ご興味を持たれた方は、 EMCホームページでご参照ください。

- ・ ソフト実装は同一でも、動的タイミングで実行処理が変わる
- ・ ミューテックス変数の確保タイミング (デッドロック発生要因の1つ)
- ・ Printf分挿入/デバッガ利用で動作が変わる(デバッグが困難な要因の1つ)

静的解析ツール結果と並列処理課題マトリックス(再現が難しい不具合を静的解析ツールで検出)

検出情報(直接・間接的に分ること)	補足	リエントラント	排他处理	間連変数の整合	デッドロッ ク	ライブロック	多重読み	タイミング のズレ	volatile 忘れ	前回值多	参照・代 入忘れ
関数コールグラフ	トップ関数から下層へつながる全ての関数呼び出し状況	•	•		i i					1	
静的変数とローカル変数の使用状況	対象関数(子関数を含む)が静的変数を使用していないか	•									
共有変数の検出	並列処理や割り込み処理の関数コールグラフ間で使用する共有変数を確認		•		•	•	•	•			
共有変数はアトミック?	longlong、double、ピットフィールド、など		•	•							
関連する共有変数	関連性の強い複数の変数を変更する箇所の確認			•				i i			
共有変数のR/Wの把握	アクセス方法は、単発か複数(RR/RW/WR/WW)か		•	•	_						
並列処理毎のR/W確認	共有変数へのR/W箇所の確認、適切か		•	•			•	•			
複数のリソース管理変数?	複数のミューテックス変数を使用しているか		•		•	•					
複数のリソース管理変数の確保順	複数のミューテックス変数の確保順序は同じか				•	•					
リソース管理変数の確保失敗時に全変数を開放?	ミューテックス変数制御にエラーが起きていないか、初期化忘れにも注意				•	•					
変数のR/W箇所についての確認	R/W箇所の確認									•	•
ReadOnly, WriteOnly の変数	参照忘れ、代入忘れはないか、const修飾漏れはないか								•		•
変数宣言のvolatile指定は問題ないか	最適化の影響は大丈夫か								•		
代入前の参照変数(前回値参照)は設計通りか	初期値は正しいか									•	



マルチコア適用委員会 (WG3) FY22の活動

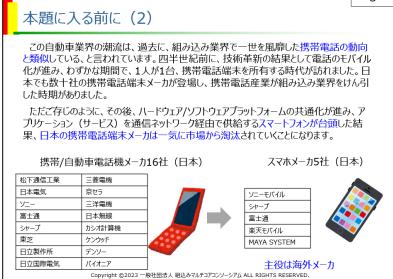


WG3のこれまでの活動(FY22)

- ■「Software-Defined」に向けた情報発信
 - ・ 組込み機器がハードウェアからソフトウェア中心ヘシフト
 - ・マルチコアを含め、次世代組込みソフトウェア開発における課題の発信
- WG3内でまとめた情報をマルチコアサミットで発信
 - ・「日本の自動車産業も、携帯電話と同じ道をたどる」ことへの危機感
 - ・ 新しい技術導入の重要性(従来の開発方針や手法等からの脱却)
- 技術的に深い要素を極力排除して、経営層にも理解しやすいマテリアルとしてホームページ上で公開

マテリアル「Software-Definedに向けてのソフトウェア課題」から抜粋(最初の3ページ)







「Software-Defined」の情報発信



■マテリアル「Software-Definedに向けてのソフトウェア課題」の目次

1.CASE Software Defined Vehicle

- ➤ CASEとは
- ➤ CASEはグローバルな政策
- ➤ CASEによるビジネス機会
- ➤ Software Defined Vehicle (ソフトウェア定義型自動車) とは
- ➤ Tesla社の例

2.ハードウェア/ソフトウェアの共通プラットフォーム化

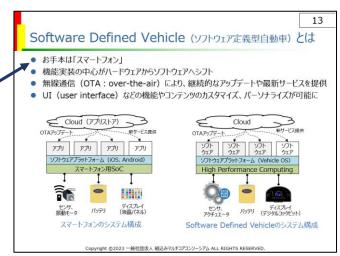
- ▶ E/E (電気/電子) アーキテクチャの変化
- > Vehicle OS
- ▶ ソフトウェアプラットフォームの変化

3.現状のソフトウェア開発の課題

- ▶ビジネスモデル変更の必要性
- 開発方針変更の必要性
- ▶ 開発プロセス/開発手法変更の必要性

4.おわりに

- ▶ 組込みマルチコアコンソーシアムとのかかわり
- まとめ



個別最適化から全体最適化へ

- 従来のソフトウェアの開発方針は、個別最適化がすべてだった
 - ▶ドメイン別の開発体制
 - ▶製造コストや部品コストを優先したハードウェア設計
 - ▶ソフトウェアは、その上でいかに最適動作を実現するか、が重要だった
- Software Defined Vehicleの時代は、プラットフォームの共通化・標準化が極限まで進む可能性も...
 - ➤ ソフトウェアは共通プラットフォーム上で動作。限りなくハードウェア非依存に
 - ▶極端な「個別最適化」よりも、バランスのよい「全体最適化」が求められる
 - ▶ドメインをまたいだソフトウェアの開発や最適化も必要に



23

Copyright ©2023 一般社団法人 組込みマルチコアコンソーシアム ALL RIGHTS RESERVED.

<u>ご興味を持たれた方は、EMCホームページから</u> ダウンロードください。



マルチコア適用委員会 (WG3) FY23の活動

WG3のこれまでの活動(FY23)



- ■マルチコア技術普及の裾野を広げるために、初級者向けの情報発信を継続
- YouTube動画による、マルチコア初心者向けのコンテンツを配信

動画コンテンツ一覧

- 1. マルチコアって必要なの?
- 2. マルチコアと電力の関係
- 3. シングルコアの限界
- 4. コア数が倍になれば性能は等倍になる?ならない?
- 5. マルチコアで資産性・再利用性を 確保できる"王道"とは?
- 6. シングルコアで動かしていたアプリケーションは マルチコアでもそのまま動かせるの?
- 7. ~シングルコアからマルチコアに~同じアプリを"そのまま"動か せるようにするツールってあるの?

※今後も新しい動画コンテンツを月1ペースで配信していきます。

EMC_マルチコアコンソーシアム チャンネルから 動画コンテンツの閲覧が可能



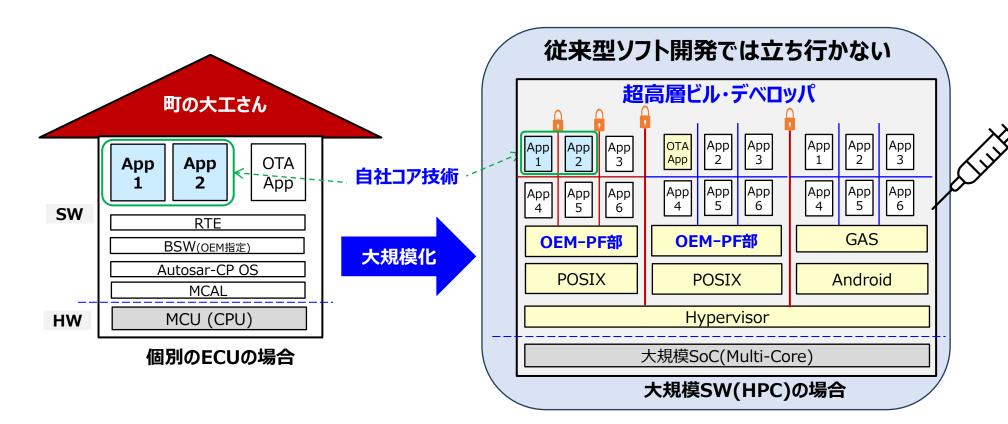
EMC対談インタビュー動画 第一弾「マルチコアって必要なの?」

せっかくの機会なので、1~2動画コンテンツを皆様にご覧いただきます。

WG3のこれまでの活動(FY23)

Embedded Multicore Consortium

- ■「Software-Defined」への課題解決向けた仲間作り
 - ・ 従来のソフト開発では、立ち行かない変革期
 - ・ 日本の組込み産業を支える上で、多種の課題を解決する仲間作りを模索
- EMCが考える課題に共感頂ける方は、ぜひ、一緒に切り開いていきましょう!!



多種の技術要素を 実現するための仲間作り



必要となる新規領域

- システムズエンジニアリング
- セキュリティ対応
- アジャイル開発
- OTA
- 仮想開発環境 (デジタルツイン)
- Cloud-Native
- マルチコア
- Hypervisor
- ソフト中心のビジネルモデル
- 新開発プロセスと品質方針
- 開発効率化/自動化





ご清聴、ありがとうございました。